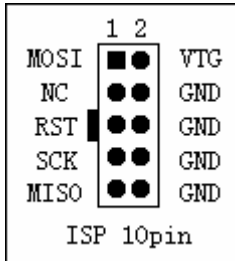


并口 ISP 下载线使用说明书

并口 ISP 下载线简介:

接口说明:

并口编程线 10pin ISP 接口如下图, 按照 Atmel 官方标准:



使用方法:

1、软件安装

你可以从配套的光盘中得到并口ISP下载配套光盘中获得SLISP_V1527.rar, 也可以从AVR与虚拟仪器网站下载, 下载地址为: http://www.avrvi.com/down.php?file=software/www.sl.com.cn/SLISP_V1527.rar。安装压缩包中的SLISP_V1527_plugs.exe, 一直下一步即可。

2、软件启动



你可以查看 SLISP 自带的部分帮助文件。

3、下载编程

打开软件后, 界面如下:



选择好对应参数，对应的文件，点击编程即可完成程序下载工作，如下图



按照 SL 的使用说明书，在使用并行下载线编程时，编程速度是可以调节的，分 TURBO、FAST、NORMAL 和 SLOW 四档，请根据自己系统的时钟频率进行选择。

一般情况下可以参照下表进行选择

- TURBO 模式： SPI 时钟没有任何延时
- FAST 模式： SPI 时钟大约在 100KHZ
- NORMAL 模式： SPI 时钟大约在 50KHZ
- SLOW 模式： SPI 时钟大约在 5KHZ，适于 32.768KHZ 超低频系统。
- TURBO SLOW 模式： SPI 时钟大约在 1KHZ，支持 16KHZ 以下的时钟频率。

注意：

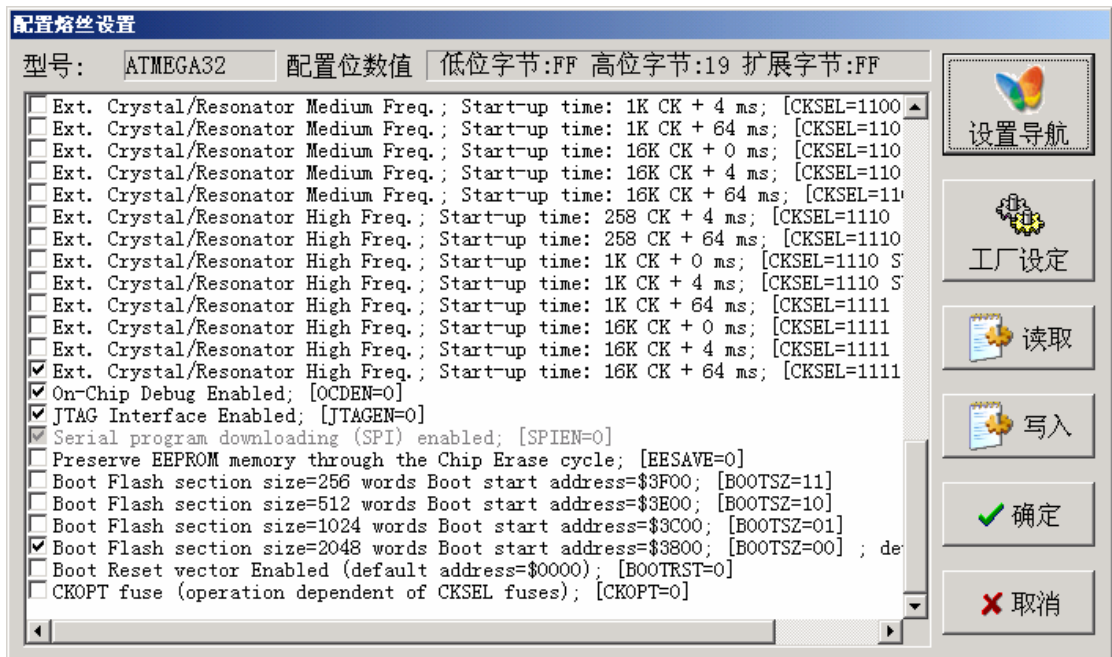
- 1、部分 PC 机可能不支持 TURBO 模式，建议选择 FAST 以下的模式。
- 2、选择 TURBO 模式可以获得最快的编程速度，但对系统的要求会高，如果出现进入不了编程模式或校验出错，请降低编程速度。

4、配置熔丝位

在点击编程之前，点选编程选项中的配置熔丝位复选框，会弹出一个配置熔丝位设置窗口。下图是 Atmega32 允许 JTAG 编程，允许 ISP 编程，外部 7.3728M 时钟的典型设置。



点设置导航进入常规导航模式，可以看到熟悉的studio熔丝位设置样子，上述典型设置如下图：熔丝位设置可以参考：http://www.avrvi.com/start/guide_fuse.html的详细说明。或者查看SLISP的说明书。



你可以进行读取和写入操作，也可以选择好熔丝位之后点确定，在编程时一道写入芯片。

AVR 与虚拟仪器，提供产品：

- ✓ 远程实验虚拟仪器
- ✓ VI 数据采集盒、开发板
- ✓ 单片机教学平台
- ✓ AVR 仿真器、开发板
- ✓ SOC 教学平台、开发板

本站除特殊说明外所有产品均实行一年保修，一个月包换的服务。

联系我们：

AVR 与虚拟仪器

网址：<http://www.avrvi.com>

论坛：<http://bbs.avrvi.com>

电话(传真)：0531-80870158

网站管理：webmaster@avrvi.com

客服邮箱：sales@avrvi.com

技术支持：support@avrvi.com

客服 QQ：286629322 496382419 617453598

技术讨论群：3000119