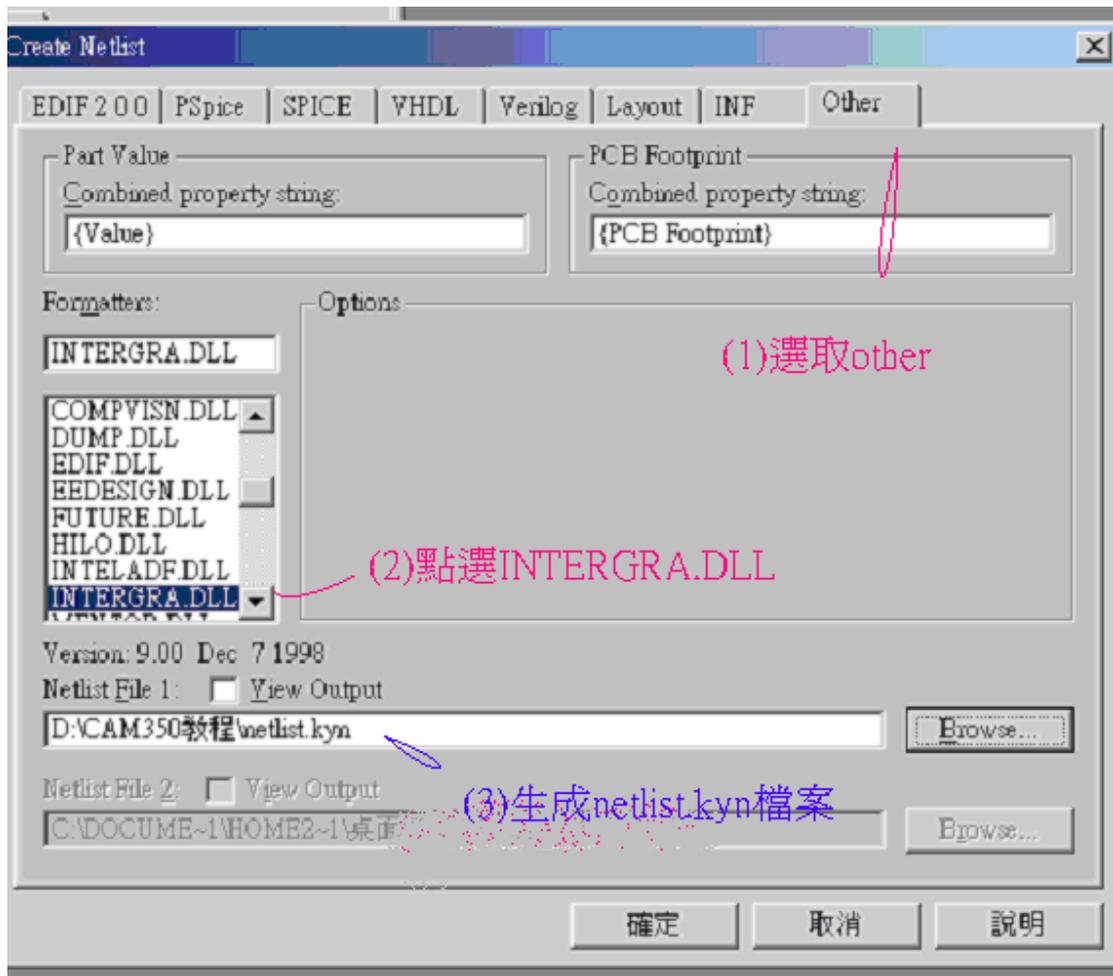


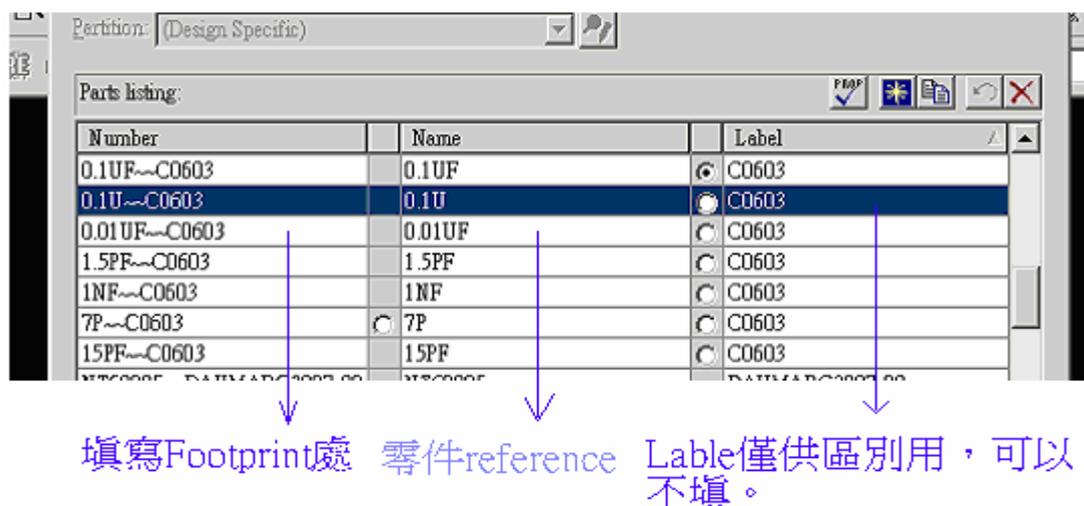
(Footprint 填寫方式)

使用 Or cad 畫電路圖後，將每一個零件的 PCB Footprint 填入，格式如上圖所示

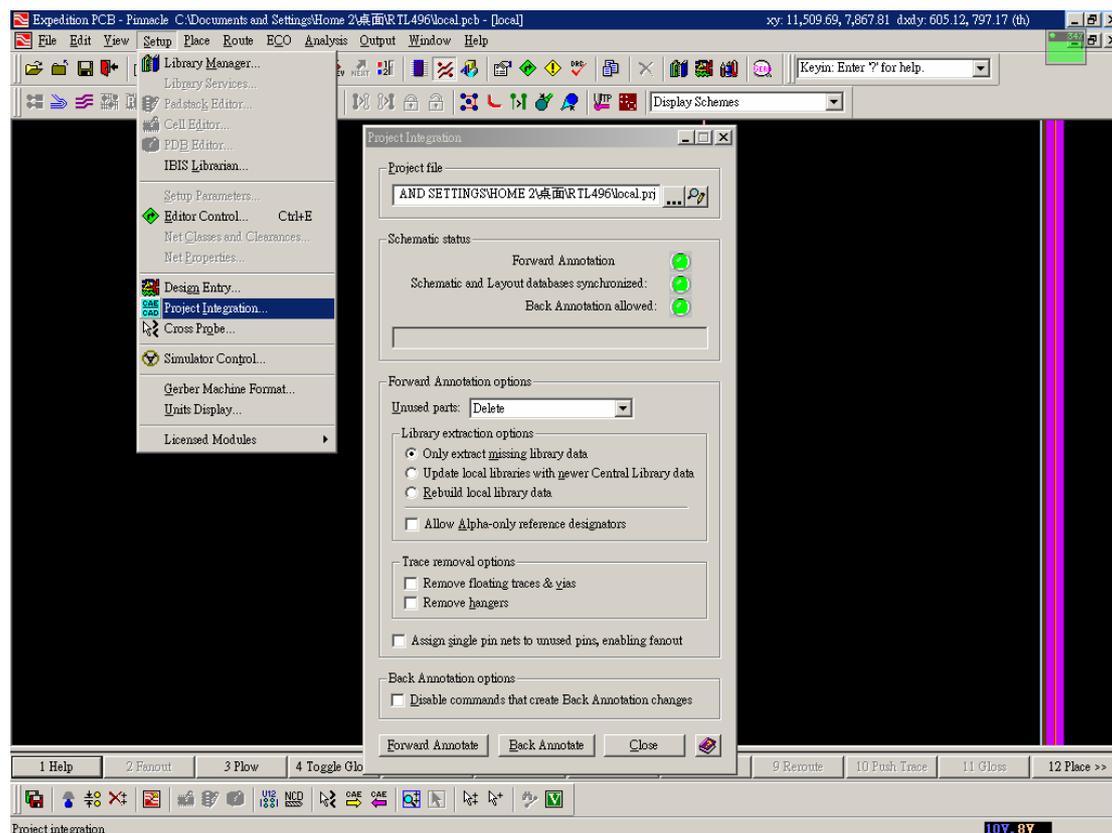


電路完成後，確認 DRC 沒有問題，即可生成網路表，選取 DSN 後，選擇 Tools→Create Netlist→點選 Other→選擇 intergra.dll 格式
生成網路表的檔名為：netlist.kyn

接著將 netlis.kyn 檔案 COPY 到 Expedition 專案目錄下的 logic 目錄。
假設你目前 cell 已經建好，準備要填入 PDB，填寫的格式如下

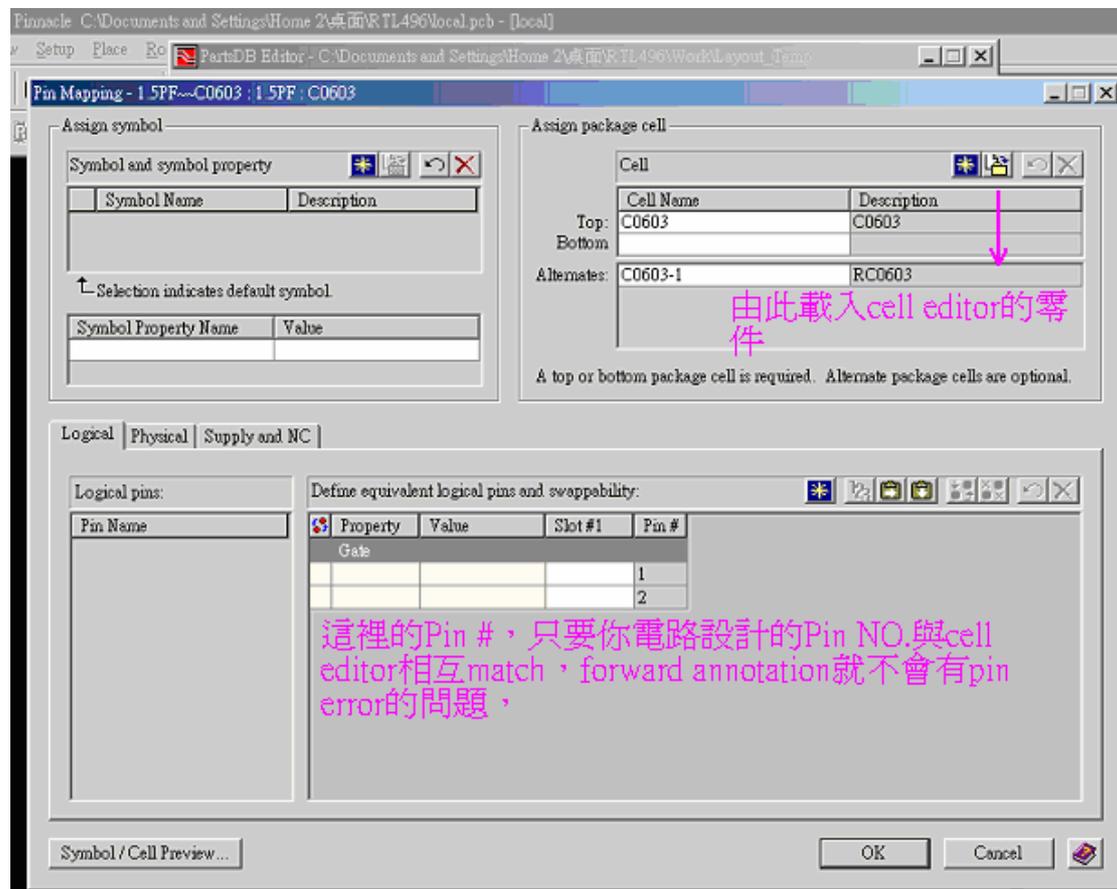


選擇 setup→PDB editor 進行填入，填寫完以後，記得到右下角的 PinMapping 裡掛入你所建立的 cell，這裡應該不是問題了。



接著儲存 PDB editor 並離開，Expedition 會直接進行案件編譯(或是執行 setup→Project Integration→Forward Annotation)，一般最常見的錯誤是 cell pin number 沒有 match，或是筆誤(例如 0 與 O 填錯)，只要 Forward Annotation.txt 顯

示沒有任何錯誤，恭喜你，你已經學會如何使用 orcad 生成的網路表，直接套用到 Expedition 的方法，可能別人還有其他的填寫方式，小弟在此提出拙見，希望大家多多指正。



作者：swordfish

感谢 swordfish 提供

更多教材请登陆中国EDA技术网 <http://www.51eda.com/>