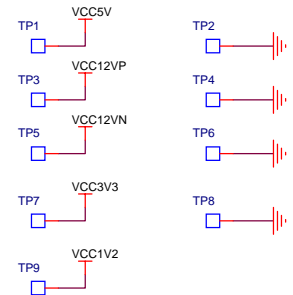
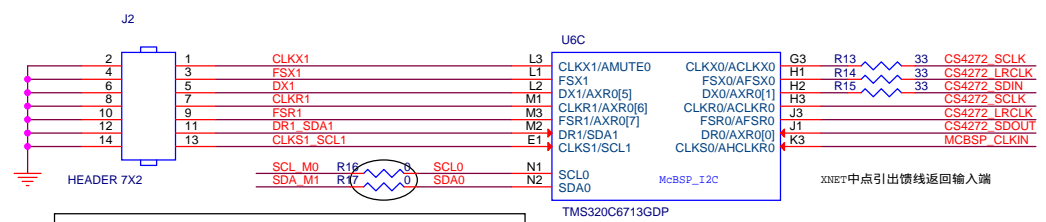
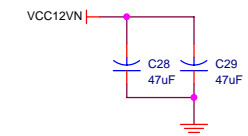
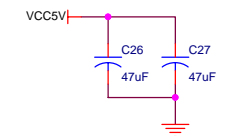
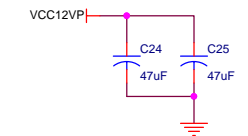
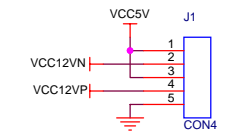
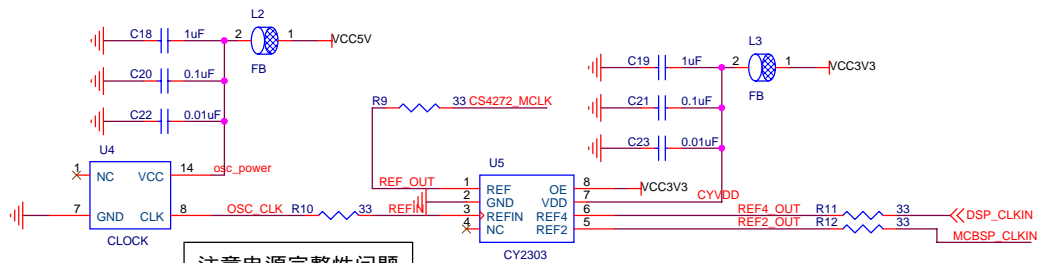
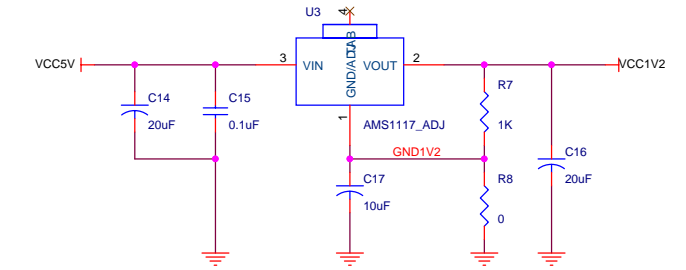
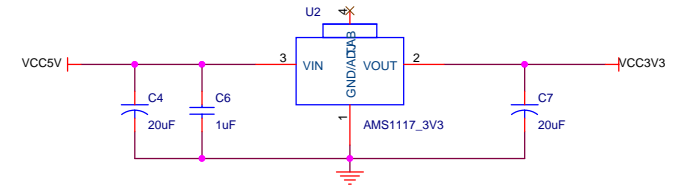
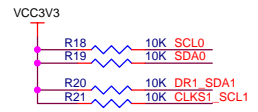


如果由DSP来控制, 去掉这几个电阻
如果工作在Stand alone方式, 用这几个电阻配置主从工作方式



外部电源滤波



ED0	1	R228	R ED0
ED1	2	7	R ED1
ED2	3	6	R ED2
ED3	4	5	R ED3
ED4	1	R268	R ED4
ED5	2	7	R ED5
ED6	3	6	R ED6
ED7	4	5	R ED7
ED8	1	R258	R ED8
ED9	2	7	R ED9
ED10	3	6	R ED10
ED11	4	5	R ED11
ED12	1	R278	R ED12
ED13	2	7	R ED13
ED14	3	6	R ED14
ED15	4	5	R ED15
ED16	1	R298	R ED16
ED17	2	7	R ED17
ED18	3	6	R ED18
ED19	4	5	R ED19
ED20	1	R328	R ED20
ED21	2	7	R ED21
ED22	3	6	R ED22
ED23	4	5	R ED23
ED24	1	R348	R ED24
ED25	2	7	R ED25
ED26	3	6	R ED26
ED27	4	5	R ED27
ED28	1	R368	R ED28
ED29	2	7	R ED29
ED30	3	6	R ED30
ED31	4	5	R ED31

阻值和板子的层叠结构有关

ED0	K18	EA2	Y6	EA2
ED1	K19	EA3	V7	EA3
ED2	L18	EA4	W7	EA4
ED3	L19	EA5	V8	EA5
ED4	M19	EA6	W8	EA6
ED5	M20	EA7	V8	EA7
ED6	N18	EA8	Y9	EA8
ED7	N19	EA9	V9	EA9
ED8	N20	EA10	W10	EA10
ED9	P18	EA11	V10	EA11
ED10	P20	EA12	W14	EA12
ED11	R19	EA13	Y14	EA13
ED12	R20	EA14	W15	EA14
ED13	T18	EA15	Y15	EA15
ED14	T20	EA16	W16	EA16
ED15	T19	EA17	V16	EA17
ED16	V4	EA18	Y16	EA18
ED17	W4	EA19	W17	EA19
ED18	Y3	EA20	Y18	EA20
ED19	V2	EA21	U18	X
ED20	V1	EA21	V11	ARE
ED21	U2	EA21	W10	AOE
ED22	U1	EA21	W12	AWE
ED23	U3	EA21	Y5	ARDY
ED24	T1	EA21	E11	ARE
ED25	T2	EA21	E10	AOE
ED26	R3	EA21	J19	BUSRQ
ED27	R2	EA21	J17	HOLD
ED28	P1	EA21	J18	HOLDA
ED29	P2	EA21	J17	HOLD
ED30	P3	EA21	J18	HOLDA
ED31	N3	EA21	J18	HOLDA
CE0	V17	BE3	V5	BE3
CE1	W18	BE2	U19	BE1
CE2	W6	BE1	U19	BE1
CE3	V6	BE0	V20	BE0

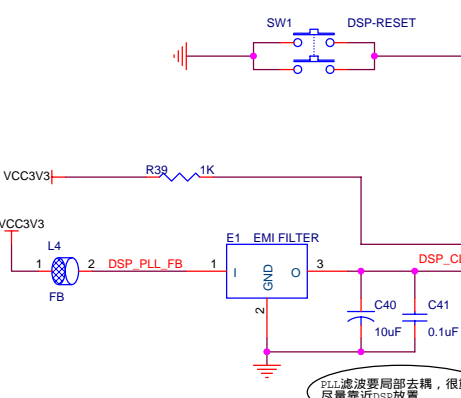
TMS320C6713GDP

R ED15	45	DQ15	A18	16	R EA20
R ED14	43	DQ14	A17	17	R EA19
R ED13	41	DQ13	A16	18	R EA18
R ED12	39	DQ12	A15	19	R EA17
R ED11	36	DQ11	A14	20	R EA16
R ED10	34	DQ10	A13	21	R EA15
R ED9	32	DQ9	A12	22	R EA14
R ED8	30	DQ8	A11	23	R EA13
R ED7	28	DQ7	A10	24	R EA12
R ED6	27	DQ6	A9	25	R EA11
R ED5	26	DQ5	A8	26	R EA10
R ED4	25	DQ4	A7	27	R EA9
R ED3	24	DQ3	A6	28	R EA8
R ED2	23	DQ2	A5	29	R EA7
R ED1	22	DQ1	A4	30	R EA6
R ED0	21	DQ0	A3	31	R EA5
R AWE	11	WE#	A0	32	R EA4
R AOE	26	OE#	A1	33	R EA3
CE1	28	CE#	A0	34	R EA2
VDD	37	VDD	NC1	35	
VSS_27	46	VSS_46	NC2	36	
VSS_46	46	VSS_46	NC3	37	
VSS_46	46	VSS_46	NC4	38	
VSS_46	46	VSS_46	NC5	39	
VSS_46	46	VSS_46	NC6	40	
VSS_46	46	VSS_46	NC7	41	

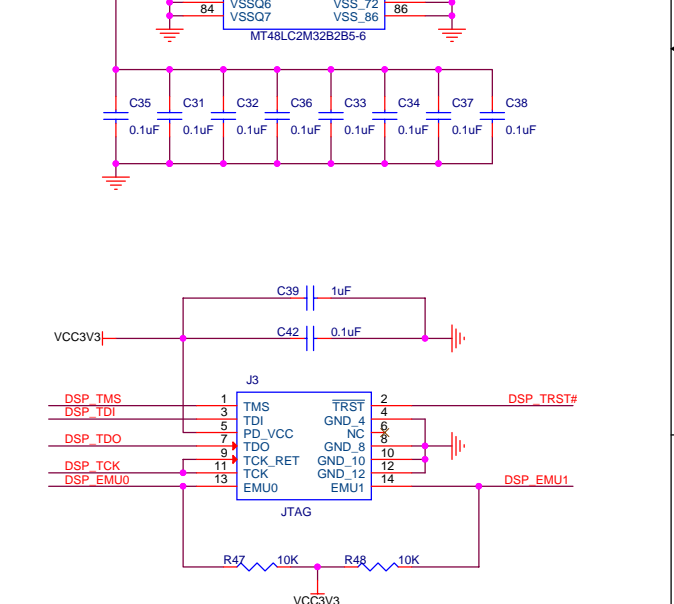
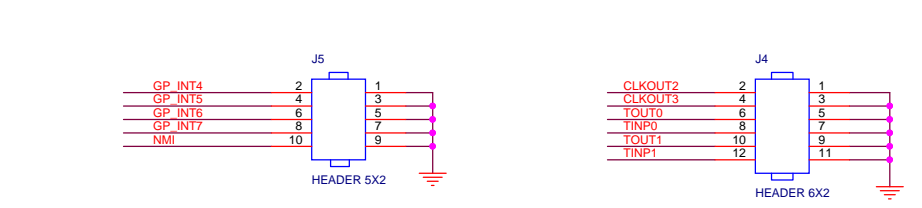
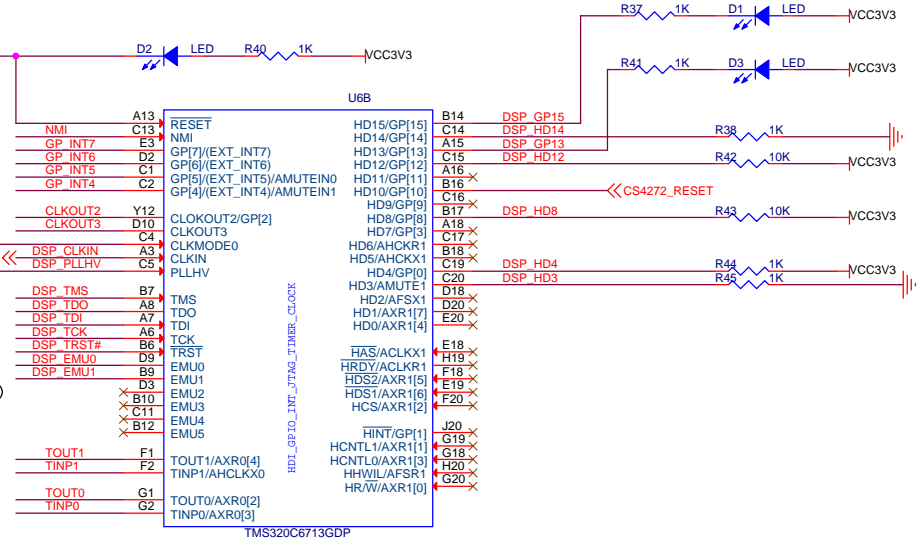
SST39VF800A

R ED0	2	DQ0	A0	25	R EA2
R ED1	4	DQ1	A1	26	R EA3
R ED2	5	DQ2	A2	27	R EA4
R ED3	7	DQ3	A3	28	R EA5
R ED4	8	DQ4	A4	29	R EA6
R ED5	10	DQ5	A5	30	R EA7
R ED6	11	DQ6	A6	31	R EA8
R ED7	13	DQ7	A7	32	R EA9
R ED8	14	DQ8	A8	33	R EA10
R ED9	15	DQ9	A9	34	R EA11
R ED10	16	DQ10	A10	35	R EA12
R ED11	17	DQ11	A11	36	R EA13
R ED12	18	DQ12	A12	37	R EA14
R ED13	19	DQ13	A13	38	R EA15
R ED14	20	DQ14	A14	39	R EA16
R ED15	21	DQ15	A15	40	R EA17
R ED16	22	DQ16	A16	41	R EA18
R ED17	23	DQ17	A17	42	R EA19
R ED18	24	DQ18	A18	43	R EA20
R ED19	25	DQ19	A19	44	R EA21
R ED20	26	DQ20	A20	45	R EA22
R ED21	27	DQ21	A21	46	R EA23
R ED22	28	DQ22	A22	47	R EA24
R ED23	29	DQ23	A23	48	R EA25
R ED24	30	DQ24	A24	49	R EA26
R ED25	31	DQ25	A25	50	R EA27
R ED26	32	DQ26	A26	51	R EA28
R ED27	33	DQ27	A27	52	R EA29
R ED28	34	DQ28	A28	53	R EA30
R ED29	35	DQ29	A29	54	R EA31
R ED30	36	DQ30	A30	55	R EA32
R ED31	37	DQ31	A31	56	R EA33
DQM0	16	DQM0	BA0	71	BE0
DQM1	28	DQM1	BA1	72	BE1
DQM2	59	DQM2	BA2	73	BE2
DQM3	59	DQM3	BA3	74	BE3
CLK	68	CLK	68	R ECLKOUT	
CKE	67	CKE	67	R ECLKOUT	
CS#	20	CS#	17	CE0	
WE#	17	WE#	18	R AWE	
CAS#	19	CAS#	19	R ARE	
RAS#	18	RAS#	18	R AOE	
VDDQ0	3	VDDQ0	15	VDD_15	
VDDQ1	9	VDDQ1	29	VDD_29	
VDDQ2	35	VDDQ2	43	VDD_43	
VDDQ3	41	VDDQ3	49	VDD_49	
VDDQ4	47	VDDQ4	55	VDD_55	
VDDQ5	53	VDDQ5	61	VDD_61	
VDDQ6	59	VDDQ6	67	VDD_67	
VDDQ7	65	VDDQ7	73	VDD_73	
VSSQ0	6	VSSQ0	12	VSS_12	
VSSQ1	12	VSSQ1	18	VSS_18	
VSSQ2	18	VSSQ2	24	VSS_24	
VSSQ3	24	VSSQ3	30	VSS_30	
VSSQ4	30	VSSQ4	36	VSS_36	
VSSQ5	36	VSSQ5	42	VSS_42	
VSSQ6	42	VSSQ6	48	VSS_48	
VSSQ7	48	VSSQ7	54	VSS_54	
VSS_44	44	VSS_44	44	VSS_44	
VSS_58	58	VSS_58	58	VSS_58	
VSS_72	72	VSS_72	72	VSS_72	
VSS_86	86	VSS_86	86	VSS_86	

MT48LC2M32B2B5-6



PLL滤波要局部去耦，很重要
尽量靠近dsp放置



CE0	R46	10K
CE1	R49	10K
CE2	R50	10K
CE3	R51	10K
ARE	R52	10K
AOE	R53	10K
AWE	R55	10K
BUSRQ	R54	10K
HOLD	R56	10K
HOLDA	R57	10K
ARDY	R58	10K

